RAM A: prima sequenza ed enable\_read

RAM B: seconda sequenza ed enable\_read

Blocco elaborazione (Calcolo del valore diagonale):

— ingressi: Caratteri delle sequenze A e B a 2 bit;

— uscita: valore;

Blocco Max (Valore massimo tra match, mismatch e gap):

— ingressi: valore(match/mismatch);

— uscite:

— Max;

— Direzione cella;

Blocco Gestione punteggi:

—Blocco Memoria1 (prende in ingresso il valore massimo e gli indirizzi della locazione del massimo):

—ingressi:

— Max;

— en\_mp;

— indici i e j;

— init;

—uscite:

—fine\_riemp;

—Blocco inizializzazione1 (Scrive prima riga completa e prima colonna completa della matrice con i punteggi dei gap):

—ingressi:

—en;

—uscite:

—init;

—fine\_inizial;

Blocco logica combinatoria:

— ingressi:

—en\_fine;

— uscite:

— i(indice RAM A);

— j(indice RAM B);

Blocco matrice direzione:

— Blocco Memoria2:

—ingressi:

—indici i e j;

—uscite:

— Blocco inizializzazione2:

—ingressi:

—uscite: